



# BREVET D'INVENTION

CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

## COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le **01 FEV. 2000**

Pour le Directeur général de l'Institut  
national de la propriété industrielle  
Le Chef du Département des brevets

**CERTIFIED COPY OF  
PRIORITY DOCUMENT**

Martine PLANCHE

INSTITUT  
NATIONAL DE  
LA PROPRIETE  
INDUSTRIELLE

**SIEGE**

26 bis, rue de Saint Petersburg  
75800 PARIS Cédex 08  
Téléphone : 01 53 04 53 04  
Télécopie : 01 42 93 59 30

**This Page Blank (uspto)**

**REQUÊTE EN DÉLIVRANCE**

Confirmation d'un dépôt par télécopie ☐

Cet imprimé est à remplir à l'encre noire en lettres capitales

Réservé à l'INPI

DATE DE REMISE DES PIÈCES

**29 JAN. 1999**

N° D'ENREGISTREMENT NATIONAL

DÉPARTEMENT DE DÉPÔT

**BOB-GP-191**

DATE DE DÉPÔT

**29 JAN. 1999**

2 DEMANDE Nature du titre de propriété industrielle

☒ brevet d'invention

☐ demande divisionnaire

☐ certificat d'utilité

☐ transformation d'une demande de brevet européen

demande initiale

☐ brevet d'invention

n° du pouvoir permanent

références du correspondant  
**B4175**

numéro de téléphone  
**04 76 51 84 51**

date

Établissement du rapport de recherche

☐ différé

☒ immédiat

Le demandeur, personne physique, requiert le paiement échelonné de la redevance

☐ oui

☒ non

Titre de l'invention (200 caractères maximum)

**SYSTÈME DE RÉGULATION DE DÉBIT DE PLUSIEURS TRANSMISSIONS CONCURRENTES SUR UNE VOIE DE COMMUNICATION**

3 DEMANDEUR(S)

n° SIREN

code APE-NAF

Nom et prénoms (souligner le nom patronymique) ou dénomination

**STMicroelectronics SA**

Forme juridique

**Société anonyme**

Nationalité(s)

**Française**

Adresse(s) complète(s)

**7, Avenue Galliéni 94250 GENTILLY**

Pays

**FRANCE**

4 INVENTEUR(S) Les inventeurs sont les demandeurs

☐ oui

☒ non

Si la réponse est non, fournir une désignation séparée

5 RÉDUCTION DU TAUX DES REDEVANCES

☐ requise pour la 1ère fois

☐ requise antérieurement au dépôt ; joindre copie de la décision d'admission

6 DÉCLARATION DE PRIORITÉ OU REQUÊTE DU BÉNÉFICE DE LA DATE DE DÉPÔT D'UNE DEMANDE ANTÉRIEURE

pays d'origine

numéro

date de dépôt

nature de la demande

7 DIVISIONS antérieures à la présente demande n°

date

n°

date

8 SIGNATURE DU DEMANDEUR OU DU MANDATAIRE

(nom et qualité du signataire - n° d'inscription)

**Michel de Beaumont**

**Mandataire n°92-1016**

SIGNATURE DU PRÉPOSÉ À LA RÉCEPTION

**B.R.G.R.**

SIGNATURE APRES ENREGISTREMENT DE LA DEMANDE A L'INPI

DÉSIGNATION DE L'INVENTEUR

(si le demandeur n'est pas l'inventeur ou l'unique inventeur)

DIVISION ADMINISTRATIVE DES BREVETS

26 bis, rue de Saint Pétersbourg  
75800 Paris Cedex 08  
Téléphone : 01 53 04 53 04 Télécopie : 01 42 93 59 30

N° D'ENREGISTREMENT NATIONAL

*99 1191*

TITRE DE L'INVENTION :

SYSTÈME DE RÉGULATION DE DÉBIT DE PLUSIEURS TRANSMISSIONS CONCOURANTES SUR UNE  
VOIE DE COMMUNICATION

LE(S) SOUSSIGNÉ(S)

CABINET MICHEL DE BEAUMONT  
1 rue Champollion  
38000 Grenoble

DÉSIGNE(NT) EN TANT QU'INVENTEUR(S) (indiquer nom, prénoms, adresse et souligner le nom patronymique) :

Pascal Moniot, 153 Chemin des Vergers, Cedex 33B 38190 BERNIN, FRANCE

29 JAN. 1999 INPI GRENOBLE

NOTA : A titre exceptionnel, le nom de l'inventeur peut être suivi de celui de la société à laquelle il appartient (société d'appartenance) lorsque celle-ci est différente de la société déposante ou titulaire.

Date et signature(s) du (des) demandeur(s) ou du mandataire  
Le 28 janvier 1999  
B4175

Michel de Beaumont  
Mandataire n°92-1016

*M. de Beaumont*

## SYSTÈME DE RÉGULATION DE DÉBIT DE PLUSIEURS TRANSMISSIONS CONCOURANTES SUR UNE VOIE DE COMMUNICATION

La présente invention concerne un procédé de régulation des débits en émission de plusieurs transmissions sur une même voie de communication qui impose des contraintes de débit différentes aux transmissions. Un tel procédé de régulation, 5 couramment appelée "traffic shaping" ou mise en forme de flux, est utilisé, par exemple, dans un commutateur multiprotocole qui sert d'interface entre un réseau ATM et des réseaux Ethernet.

La figure 1 représente de manière très schématique un commutateur émettant sur un réseau ATM. Les données de plusieurs 10 transmissions courantes, ou connexions ouvertes, parviennent à un circuit de commande 10 qui stocke les données dans une mémoire 12 avant de les envoyer de manière régulée sur le réseau ATM par l'intermédiaire d'une interface adéquate 14.

Lorsqu'une connexion est créée sur un réseau ATM, il se 15 produit initialement une négociation entre l'émetteur et le réseau pour déterminer, entre autres, le débit qui sera utilisé pour l'émission. En effet, le débit disponible en émission sur un réseau ATM (par exemple 155 Mbits/s) doit être partageable en temps réel entre toutes les connexions possibles. Ainsi, à l'is- 20 sue de la négociation, un débit est alloué à la nouvelle

connexion, lequel débit doit être respecté sous peine de voir le réseau perdre des données.

Par ailleurs, la négociation porte également sur un type de connexion qui détermine un "profil" de débit. Les types  
5 de connexion sont CBR ("Constant Bit Rate" ou débit constant), VBR ("Variable Bit Rate" ou débit variable) temps réel ou non, ABR ("Available Bit Rate" ou débit disponible), et UBR ("Unspecified Bit Rate" ou débit non-spécifié).

Pour les connexions de type CBR, le réseau garantit un  
10 débit fixe, lequel débit ne doit pas être dépassé.

Pour les connexions de type VBR temps réel, le réseau fixe un débit maximal (PCR "Peak Cell-Rate") et garantit un débit qui peut être maintenu (SCR "Sustainable Cell-Rate") et une  
15 taille maximale de salve (MBS "Maximum Burst Size"). La source peut émettre au débit maximal PCR pendant une salve de taille MBS à des instants négociés et émettre au débit SCR par ailleurs. En outre, le réseau garantit un objectif de variation de retard de cellule (CDV "Cell Delay Variation").

Les connexions de type VBR non temps réel, ont les mê-  
20 mes caractéristiques que les connexions de type VBR temps réel, mais ne garantissent pas d'objectif de variation de retard de cellule CDV.

Pour les connexions de type ABR, le réseau fixe le débit maximal PCR et garantit un débit minimal (MCR "Minimal Cell-  
25 Rate"), le débit de l'émission pouvant varier entre ces deux limites.

Finalement, pour les connexions de type UBR, le réseau ne garantit aucun débit. Le réseau utilise la technique du "mieux qu'il peut".

30 Un circuit chargé de l'émission sur un réseau ATM doit donc réguler les débits des données émises sur le réseau ATM pour respecter les profils de débit négociés.

Pour cela, des circuits de mise en forme de flux classiques associent aux connexions ouvertes en émission des  
35 compteurs qui comptent le nombre de données émises pour en dé-

duire le débit et ajuster l'émission des données pour que la connexion soit conforme aux paramètres négociés. La gestion de ces compteurs et la régulation correspondante conduit à des circuits complexes. Un exemple de tel circuit est décrit dans le  
5 brevet américain 5 724 513.

Un objet de la présente invention est de prévoir un procédé de régulation de débit qui soit particulièrement simple à mettre en oeuvre dans un circuit.

Pour atteindre cet objet, la présente invention prévoit  
10 un procédé de régulation des débits de plusieurs transmissions numériques concourantes comprenant les étapes consistant à inscrire, pour chaque transmission, un index correspondant à une cellule de données de la transmission à un emplacement d'une première file ; et à examiner successivement les emplacements de  
15 la file à une cadence correspondant à la cadence de transmission des cellules. Si un emplacement courant contient un index, le procédé comprend les étapes consistant à transmettre la cellule correspondante, à libérer l'emplacement et à inscrire l'index à un emplacement distant de l'emplacement courant d'une valeur  
20 déterminée par le débit de la transmission associée.

Selon un mode de réalisation de la présente invention, le procédé comprend les étapes consistant à inscrire dans la première file des index correspondant à des transmissions de priorité élevée et inscrire de la même manière dans une deuxième  
25 file des index correspondant à des transmissions de priorité inférieure ; à examiner successivement les emplacements de la deuxième file ; et si un emplacement courant de la deuxième file contient un index, à transmettre la cellule correspondante lorsque l'examen de la première file tombe sur un emplacement vide.

30 Selon un mode de réalisation de la présente invention, le procédé comprend les étapes consistant à examiner successivement les emplacements de la première file à une cadence supérieure à la cadence de transmission des cellules ; à suspendre l'examen de la première file en atteignant un emplacement  
35 indiqué par un pointeur de débit qui est incrémenté par N empla-

5 cements à la fois à la cadence de transmission de N cellules ;  
et, si un emplacement courant de la deuxième file contient un  
index, à transmettre la cellule correspondante lorsque l'examen  
de la première file tombe sur un emplacement vide ou que l'examen  
de la première file est suspendu.

10 Selon un mode de réalisation de la présente invention,  
l'examen de la première file est suspendu lorsque le nombre  
d'index rencontrés dans la première file atteint une limite  
prédéterminée, l'examen reprenant à l'incrémentation du pointeur  
de débit.

15 Selon un mode de réalisation de la présente invention,  
le procédé comprend les étapes consistant à inscrire dans un  
emplacement de la première file un index fantôme ; et, si un  
emplacement examiné dans la première file contient un index  
fantôme, à libérer l'emplacement et inscrire l'index fantôme dans  
la première file à une distance aléatoire.

20 Selon un mode de réalisation de la présente invention,  
le procédé comprend les étapes consistant à compter le nombre de  
transmissions de chaque type correspondant aux index inscrits  
dans la ou les files ; et, si le nombre de transmissions d'un  
type donné atteint une limite prédéterminée, à interdire toute  
création d'une nouvelle transmission de ce type.

25 Ces objets, caractéristiques et avantages, ainsi que  
d'autres de la présente invention seront exposés en détail dans  
la description suivante de modes de réalisation particuliers  
faite à titre non-limitatif en relation avec les figures jointes  
parmi lesquelles :

la figure 1, précédemment décrite, représente très  
schématiquement un circuit d'émission sur un réseau ATM ;

30 la figure 2 illustre une première organisation mémoire  
exploitée par un procédé de régulation de débit d'émission selon  
l'invention ;

35 la figure 3 illustre une deuxième organisation mémoire  
exploitée par un procédé de régulation de débit selon l'inven-  
tion ; et



la figure 4 représente un chronogramme illustrant un exemple d'émission de données utilisant l'organisation mémoire de la figure 3.

La figure 2 est destinée à illustrer un premier mode de régulation de débit selon l'invention. Les données à émettre sur un réseau ATM sont classiquement émises par "cellules", chaque cellule comprenant 53 octets. Le nombre de transmissions concourantes est variable et chacune d'elles est associée à une "connexion ouverte". A chaque connexion ouverte est allouée, dans la mémoire 12 (figure 1), un tampon 16 de type premier-entré-premier-sorti (FIFO) dans lequel sont stockés les cellules à émettre sur le réseau ATM pour la connexion.

Dans une file 18, on inscrit des index, chacun correspondant à une connexion ouverte et pointant vers le tampon 16 associé. Un pointeur de cellule cptr pointe sur un emplacement de la file 18 en cours de traitement. Il est incrémenté par unités à la cadence d'une horloge cellule CCK et définit en conséquence l'ordre d'émission des cellules. La période de l'horloge CCK est égale à un temps cellule, un temps cellule étant le temps utilisé pour émettre une cellule et étant fixé par la bande passante maximale allouée sur la liaison physique d'émission. Chaque index contient, outre un pointeur vers une cellule à émettre, des informations sur la connexion, telles que le type (CBR, VBR, ABR), le profil de débit (débit moyen et/ou débit crête)... La procédure d'inscription des index dans la file 18 constitue un aspect essentiel de l'invention et est décrite ci-après.

A l'ouverture d'une nouvelle connexion, on inscrit l'index correspondant dans le premier emplacement libre rencontré par le pointeur de cellule cptr. Un bit B indique si l'emplacement est occupé ou non.

Dans l'exemple de la figure 2, on a inscrit consécutivement des index 1, 2 et 3 aux premiers emplacements de la file 18, ces index pointant sur des tampons 16 correspondants 1, 2 et 3.

Si le pointeur de cellule cptr tombe sur un emplacement libre, aucune action n'est entreprise pendant le temps cellule correspondant, sauf que le pointeur cptr est incrémenté.

Si le pointeur de cellule cptr tombe sur un emplacement  
 5 contenant un index, la cellule, fournie par le tampon 16 correspondant, est immédiatement transmise. L'emplacement est libéré et l'index est de nouveau inscrit dans la file 18, à une distance inversement proportionnelle au débit de la transmission associée. Dans l'exemple de la figure 2, l'index 1 est réinscrit cinq  
 10 emplacements plus loin, l'index 2 est réinscrit 8 emplacements plus loin, et l'index 3 est réinscrit 10 emplacements plus loin. Ceci signifie que la transmission associée à l'index 1 est deux fois plus rapide que la transmission associée à l'index 3 et  $8/5$  fois plus rapide que la transmission associée à l'index 2. Bien  
 15 entendu, la file 18 est utilisée de manière circulaire, c'est-à-dire qu'un index examiné à la fin de la file est réinscrit, le cas échéant, au début de la file.

Si l'emplacement cible où un index devrait être réinscrit est occupé, l'index est inscrit à l'emplacement libre  
 20 avoisinant le plus proche, avant ou après l'emplacement cible.

La taille de la file 18 ainsi que la fréquence de l'horloge CCK déterminent le débit minimal d'une connexion. En effet, pour retomber sur un index le plus tard possible dans la file, cet index doit être réinscrit à l'emplacement où il était,  
 25 à savoir à une distance égale à la taille de la file. La taille de la file est donc choisie en fonction du débit minimal que l'on souhaite assurer.

Avec cette configuration, si le nombre de connexions reste relativement faible, un index donné sera rencontré par le  
 30 pointeur de cellule cptr de manière périodique, la période étant inversement proportionnelle au débit associé à l'index. En d'autres termes, on assure un débit constant pour la connexion.

Si le nombre de connexions augmente, la probabilité pour qu'un index soit réinscrit exactement à la distance souhaitée diminue. Plus spécifiquement, l'index est inscrit tantôt un  
 35

peu avant l'emplacement cible, tantôt un peu après, de sorte que l'on obtient un débit fluctuant légèrement autour d'une valeur moyenne constante. Ce phénomène est appelé gigue du temps cellulaire.

5           En fait, les emplacements de la file sont occupés selon une loi pseudo-aléatoire de sorte qu'il est probable de retrouver périodiquement une concentration d'emplacements consécutifs occupés. La taille de la concentration croît avec le nombre de connexions. Si le nombre de connexions est élevé, il est probable  
10 que des index soient réinscrits loin des emplacements cible, d'où il résulte une fluctuation importante du débit instantané, qui pourrait être incompatible avec les connexions de type CBR (de débit constant).

          Une première solution selon l'invention pour éviter ce  
15 problème consiste à inscrire dans la file 18 un index fantôme qui ne correspond à aucune connexion réelle, mais à une connexion fantôme de débit aléatoire. Plus spécifiquement, lorsque le pointeur de cellule cptr tombe sur un emplacement contenant un index fantôme, aucune cellule n'est émise, mais l'emplacement est  
20 libéré et l'index fantôme est réinscrit à une distance aléatoire. Un emplacement occupé par un index fantôme, comme un emplacement occupé par un index normal, ne peut servir à inscrire un autre index, que cet index soit celui d'une nouvelle connexion ou un index à réinscrire.

25           A priori, cette solution contribue à encombrer la file et à réduire le nombre d'emplacements disponible pour inscrire des index. Toutefois, puisqu'un index fantôme occupe aléatoirement d'éventuels emplacements cible pour des index normaux, ces index normaux sont réinscrits avec un décalage aléatoire par  
30 rapport à leurs emplacements cible et il résulte que les index ne sont plus répartis périodiquement avec une probabilité de concentration. En d'autres termes, on crée de manière aléatoire des trous facilitant la recherche d'un emplacement libre à proximité d'un emplacement cible occupé.

Toutefois, cette solution est insuffisante si les connexions deviennent trop nombreuses, car il s'avère que l'on traite de la même manière les différents types de connexions. Plus spécifiquement, toutes les connexions deviennent à débit moyen constant mais à débit instantané variable, la variation du débit instantané devenant inacceptable pour les connexions de type CBR.

La figure 3 illustre une deuxième organisation mémoire permettant d'éviter ce problème. La file 18 de la figure 2 est séparée en deux demi-files 18a et 18b parcourues par des pointeurs de cellule indépendants cptr1 et cptr2.

Le pointeur cptr1 est incrémenté à la cadence de l'horloge cellule CCK. Lorsqu'il tombe sur un emplacement occupé, l'index est traité de la manière précédemment décrite.

En parallèle, le pointeur cptr2 parcourt la file 18b. Si le pointeur cptr2 tombe sur un emplacement vide de la file 18b, ce pointeur est incrémenté, comme le pointeur cptr1, par l'horloge CCK. Par contre, s'il tombe sur un emplacement occupé, aucune action n'est entreprise et le pointeur cptr2 n'est pas incrémenté tant que le pointeur cptr1 de la file 18a est sur un emplacement occupé. Ce n'est que lorsque le pointeur cptr1 tombe sur un emplacement vide de la file 18a que l'emplacement sur lequel s'était arrêté le pointeur cptr2 est traité, c'est-à-dire que la cellule correspondante est émise et que le pointeur cptr2 est incrémenté.

La figure 4 représente un chronogramme, dans le cadre d'un exemple, illustrant le traitement d'index inscrits dans les files 18a et 18b. On suppose que l'on inscrit dans chacune des files 18a et 18b des connexions de même débit que celles mentionnées en relation avec la figure 2. Les connexions sont désignées 1a, 2a et 3a dans la file 18a et 1b, 2b et 3b dans la file 18b. On a marqué à la figure 3, à côté des emplacements des files, les cycles consécutifs de l'horloge de cellule CCK, correspondant aux instants où les pointeurs tombent sur ces emplacements.

Au premier cycle, les pointeurs cptr1 et cptr2 indiquent tous deux des emplacements occupés, contenant respectivement un index 1a et un index 1b. L'index 1a est traité immédiatement tandis que le traitement de l'index 1b est retardé  
 5 et on empêche l'incréméntation du pointeur cptr2.

Aux cycles 2 et 3, le pointeur cptr1 tombe sur les index 2a et 3a qui sont traités immédiatement tandis que le pointeur cptr2 est toujours figé.

Aux cycles 4 et 5, le pointeur cptr1 tombe sur des emplacements vides. Ceci permet le traitement des index 1b et 2b de la file 18b.  
 10

Au cycle 6, le pointeur cptr1 tombe sur un emplacement occupé par l'index 1a, lequel index est immédiatement traité tandis que le pointeur cptr2, qui indique le troisième emplacement de la file 18b contenant l'index 3b, est retardé.  
 15

Au septième cycle, le pointeur cptr1 tombe de nouveau sur un emplacement vide, ce qui permet le traitement de l'index 3b de la file 18b.

Aux cycles 8 et 9, le pointeur cptr1 tombe sur deux autres emplacements vides tandis que le pointeur cptr2 est incrémenté et tombe également sur deux emplacements vides. Aucun traitement n'est effectué.  
 20

Au cycle 10, le pointeur cptr1 tombe sur un emplacement occupé par l'index 2a et le pointeur cptr2 tombe sur un emplacement contenant l'index 1b. On traite l'index 2a tandis que le traitement de l'index 1b est retardé. Cet index 1b est traité au douzième cycle, lorsque le pointeur cptr1 tombe de nouveau sur un emplacement vide. Et ainsi de suite.  
 25

On s'aperçoit avec la configuration de la figure 3 que les connexions inscrites dans la file 18a sont traitées en priorité par rapport à celles inscrites dans la file 18b. On propose donc, selon l'invention, d'inscrire dans la file 18a les connexions auxquelles on doit affecter une priorité élevée, notamment les connexions de type CBR et VBR temps réel, et on  
 30

inscrit dans la file 18b les autres connexions, à savoir VBR non temps réel, ABR et UBR.

Pour éviter des situations où les connexions de la file 18b ne seraient pas traitées à temps du fait que la file 18a comporte un grand nombre d'index consécutifs, on emploiera avantageusement la solution précédemment décrite consistant à inscrire dans la file 18a des index fantômes. Comme on l'a précédemment mentionné, ceci permet d'éviter une concentration d'index consécutifs dans la file 18a, et favorise donc la présence régulière d'emplacements vides permettant un traitement régulier de la file 18b. En outre, lorsque le pointeur cp<sub>tr1</sub> de la file 18a tombe sur un index fantôme, puisqu'aucune cellule n'est à émettre, on traitera un emplacement occupé de la file 18b dans le même temps cellule.

On prévoit selon l'invention une deuxième solution permettant d'éviter des retards de traitement de la deuxième file 18b. Elle consiste à incrémenter le pointeur cp<sub>tr1</sub> de la première file 18a avec une horloge CCK de période légèrement inférieure à un temps cellule et à prévoir un pointeur de débit rp<sub>tr</sub> qui est synchrone à la transmission des cellules et incrémenté d'un nombre d'emplacements N tous les N temps cellule.

Afin de compenser l'avance que prend le pointeur cp<sub>tr1</sub> par rapport à la transmission réelle, l'incrémentation de ce pointeur cp<sub>tr1</sub> est suspendue lorsqu'il rattrape le pointeur de débit rp<sub>tr</sub>. Pendant cette suspension, on traite des emplacements occupés de la file 18b. Dès que le pointeur rp<sub>tr</sub> est incrémenté (de N), le pointeur cp<sub>tr1</sub> reprend son incrémentation normale.

L'écart de période de l'horloge CCK par rapport au temps cellule et l'incrément N du pointeur de débit rp<sub>tr</sub> sont choisis pour que le pointeur de cellule cp<sub>tr1</sub> ait quelques emplacements d'avance au moment où il rattrape le pointeur rp<sub>tr</sub>, le nombre effectif d'emplacements d'avance pouvant être déterminé de manière dynamique en fonction du nombre de connexions inscrites dans la première file 18a. Bien entendu, au moment où le pointeur cp<sub>tr1</sub> rattrape le pointeur rp<sub>tr</sub>, le traitement de quelques index

sera terminé alors que les cellules correspondantes n'ont pas encore été émises. Les requêtes anticipées de lecture des mémoires FIFO 16 (figure 2) qui en résultent seront stockées dans des mémoires tampon correspondantes de quelques éléments.

5           Le pointeur cptr2 de la deuxième file 18b est incrémenté par la même horloge CCK que le pointeur cptr1, d'où il résulte que ce pointeur cptr2 est susceptible de prendre de l'avance comme le pointeur cptr1. Son incrémentation sera également suspendue s'il rattrape le pointeur de débit rprr.

10           Si les deux solutions susmentionnées, en combinaison, ne permettent pas de traiter la file 18b suffisamment vite, on propose une troisième solution à utiliser en combinaison au moins avec celle utilisant le pointeur de débit rprr. Cette solution consiste à compter le nombre de cellules émises dans la première  
15 file 18a et à figer le pointeur cptr1 lorsque le compte atteint une valeur limite. Pendant que le pointeur cptr1 est figé, on traite exclusivement la file 18b. Le compteur de cellules émises est réinitialisé au moment où le pointeur de débit rprr est incrémenté, ce qui permet de nouveau l'incrémentation du compteur  
20 cptr1.

A titre d'exemple, on utilise un incrément  $N = 8$  pour le pointeur de débit rprr, une fréquence d'horloge CCK telle que le pointeur cptr1 prend une avance de 6 cellules lorsqu'il rattrape le pointeur de débit rprr, et un nombre maximal de 5  
25 cellules émises dans la file 18a avant l'arrêt de l'incrémentation du pointeur cptr1.

L'organisation de la figure 3 permet de facilement allouer des bandes passantes minimales aux différents types de connexion. Pour cela, on compte le nombre de connexions de chaque  
30 type dans les files, et on interdit la création de nouvelles connexions d'un type donné lorsque le nombre de connexions de ce type donné atteint une valeur maximale, laissant ainsi une bande passante minimale pour des connexions d'un autre type. On pourra procéder de manière plus fine en comptabilisant, non pas les

connexions d'un type donné, mais les débits moyens des connexions.

5 Dans ce cas, les pointeurs de cellule cptr1 et cptr2 seront incrémentés à des fréquences différentes, correspondant respectivement aux bandes passantes allouées aux types de connexions associées aux files 18a et 18b. On prévoit alors également deux pointeurs de débit rptr associés respectivement aux files 18a et 18b.

10 Bien entendu, la présente invention est susceptible de diverses variantes et modifications qui apparaîtront à l'homme de l'art. En particulier, la répartition des types de connexion de la figure 3 peut être étendu à plus de deux files de priorités décroissantes, le traitement d'un index contenu dans une file de basse priorité étant suspendu jusqu'au moment où les pointeurs de  
15 toutes les files plus prioritaires indiquent en même temps un emplacement vide.

En particulier, on pourra placer avant la première file 18a et entre les deux files, des mémoires FIFO de faible taille contenant respectivement des données très prioritaires et, dans  
20 le cadre des réseaux ATM, des données d'administration (OAM - "Operation Administration and Maintenance") qui seront émises en une salve à chaque fois que les mémoires FIFO correspondantes seront sélectionnées. L'index utilisé est exclu de la mémoire FIFO après chaque émission.



### REVENDICATIONS

1. Procédé de régulation des débits de plusieurs transmissions numériques concourantes comprenant les étapes suivantes :

• inscrire, pour chaque transmission, un index correspondant à une cellule de données de la transmission à un emplacement d'une première file (18, 18a) ;

• examiner successivement les emplacements de la file à une cadence (CCK) correspondant à la cadence de transmission des cellules ;

caractérisé en ce que, si un emplacement courant contient un index, le procédé comprend les étapes consistant à transmettre la cellule correspondante, à libérer l'emplacement et à inscrire l'index à un emplacement distant de l'emplacement courant d'une valeur déterminée par le débit de la transmission associée.

2. Procédé de régulation de débit selon la revendication 1, caractérisé en ce qu'il comprend les étapes suivantes :

• inscrire dans la première file (18a) des index correspondant à des transmissions de priorité élevée et inscrire de la même manière dans une deuxième file (18b) des index correspondant à des transmissions de priorité inférieure ;

• examiner successivement les emplacements de la deuxième file ; et

• si un emplacement courant de la deuxième file contient un index, transmettre la cellule correspondante lorsque l'examen de la première file tombe sur un emplacement vide.

3. Procédé de régulation de débit selon la revendication 2, caractérisé en ce qu'il comprend les étapes suivantes :

• examiner successivement les emplacements de la première file à une cadence supérieure à la cadence de transmission des cellules ;

• suspendre l'examen de la première file en atteignant un emplacement indiqué par un pointeur de débit (rp<sub>tr</sub>) qui est incrémenté par N emplacements à la fois à la cadence de transmission de N cellules ; et

- si un emplacement courant de la deuxième file contient un index, transmettre la cellule correspondante lorsque l'examen de la première file tombe sur un emplacement vide ou que l'examen de la première file est suspendu.

5           4. Procédé de régulation de débit selon la revendication 2 ou 3, caractérisé en ce que l'examen de la première file est suspendu lorsque le nombre d'index rencontrés dans la première file atteint une limite prédéterminée, l'examen reprenant à l'incrémementation du pointeur de débit.

10           5. Procédé de régulation de débit selon la revendication 1 ou 2, caractérisé en ce qu'il comprend les étapes suivantes :

- inscrire dans un emplacement de la première file un index fantôme ; et

15           • si un emplacement examiné dans la première file contient un index fantôme, libérer l'emplacement et inscrire l'index fantôme dans la première file à une distance aléatoire.

20           6. Procédé de régulation de débit selon l'une des revendications 1 à 5, caractérisé en ce qu'il comprend les étapes suivantes :

- compter le nombre de transmissions de chaque type correspondant aux index inscrits dans la ou les files ; et

25           • si le nombre de transmissions d'un type donné atteint une limite prédéterminée, interdire toute création d'une nouvelle transmission de ce type.

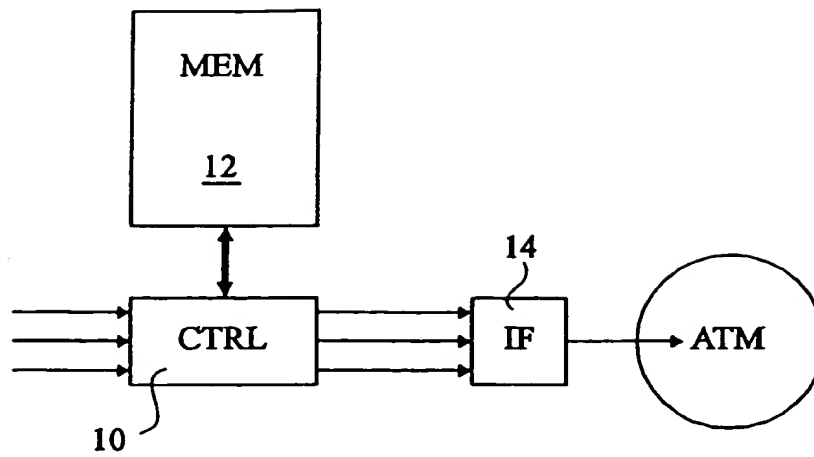


Fig 1

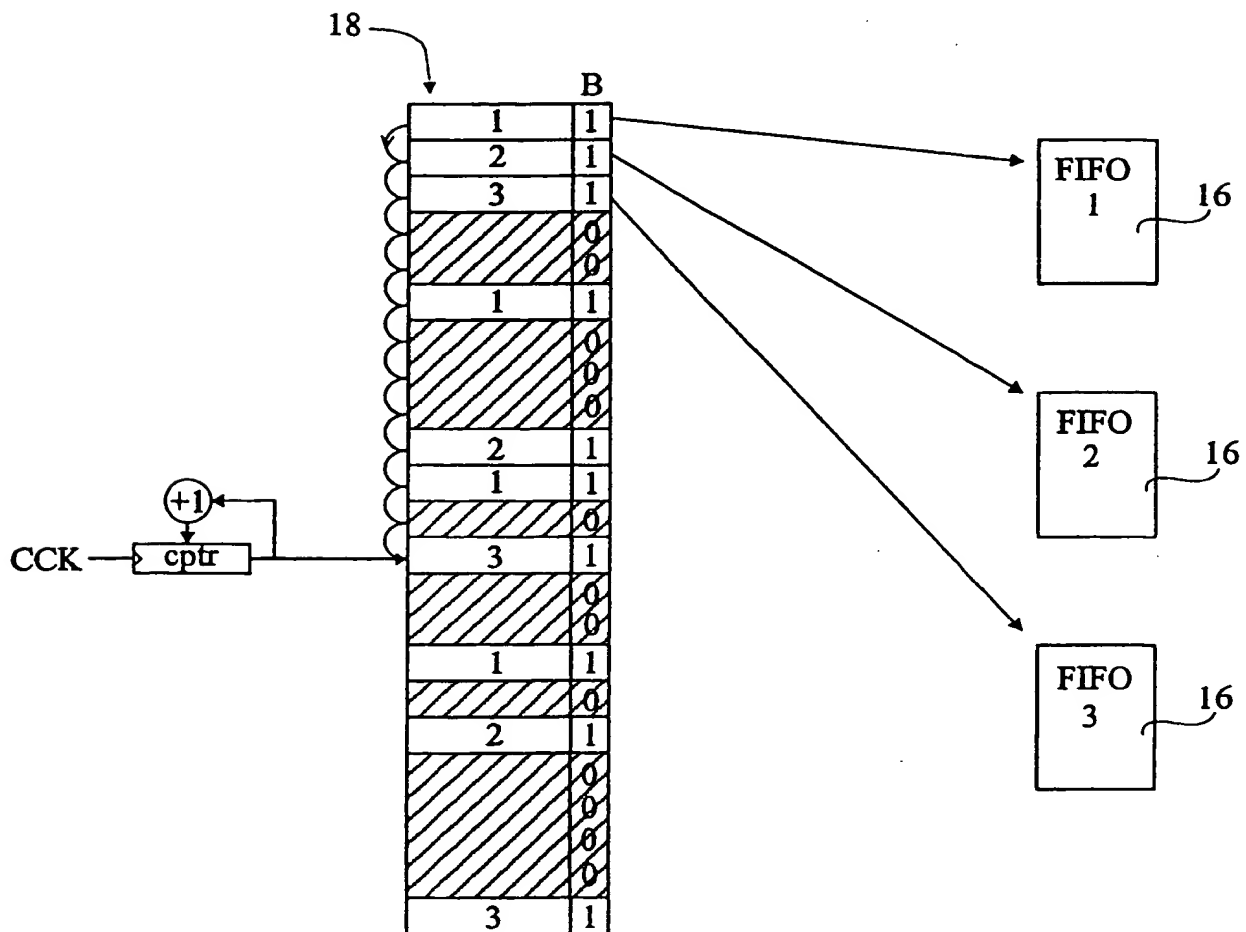


Fig 2

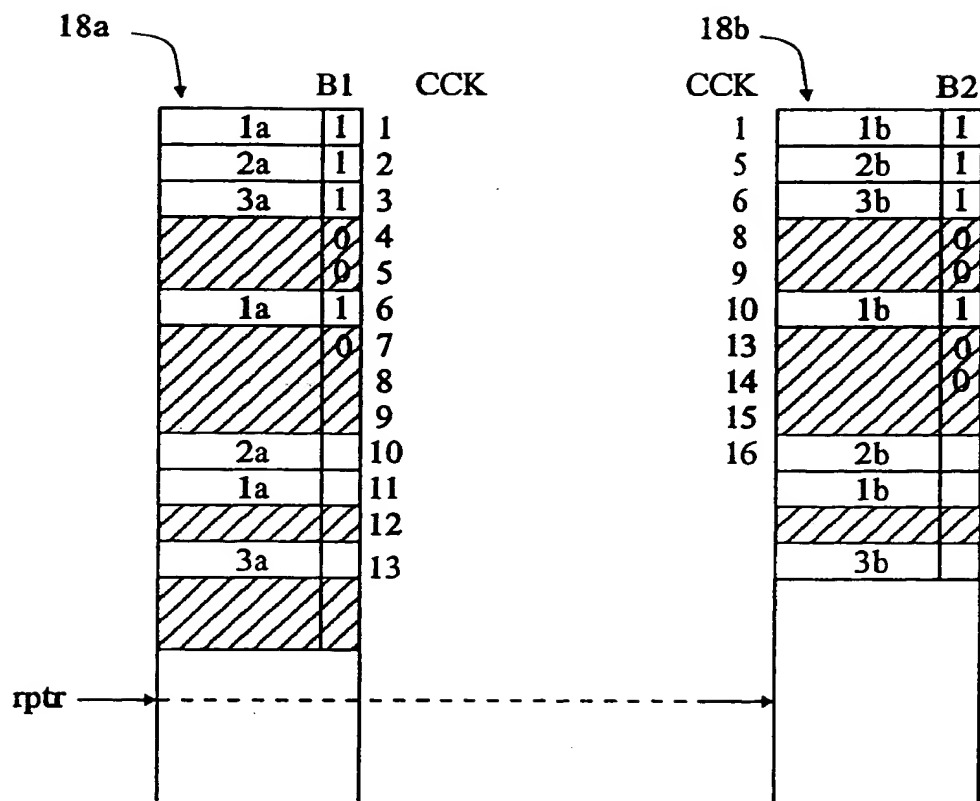


Fig 3

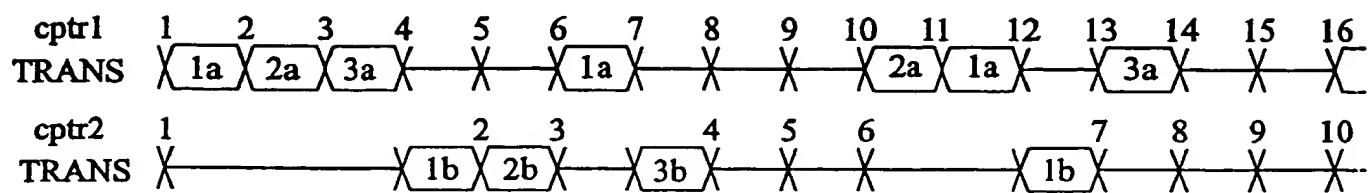


Fig 4

### REVENDEICATIONS

1. Procédé de régulation des débits de plusieurs transmissions numériques concourantes comprenant les étapes suivantes :

• inscrire, pour chaque transmission de priorité élevée, un index correspondant à une cellule de données de la transmission de priorité élevée à un emplacement d'une première file  
5 (18a) ;

• inscrire de la même manière dans une deuxième file (18b) des index correspondant à des transmissions de priorité inférieure ;

10 • examiner successivement les emplacements de la première file à une cadence (CCK) correspondant à la cadence de transmission des cellules, et si un emplacement courant de la première file contient un index, transmettre la cellule correspondante, libérer l'emplacement courant de la première file  
15 et inscrire ledit index, dans la première file, à un emplacement distant dudit emplacement courant de la première file d'une valeur déterminée par le débit de la transmission associée ;

• examiner successivement les emplacements de la deuxième file ; et

20 • si un emplacement courant de la deuxième file contient un index, transmettre la cellule correspondante lorsque l'examen de la première file tombe sur un emplacement vide, libérer l'emplacement courant de la deuxième file et inscrire l'index, dans la deuxième file, à un emplacement distant dudit emplacement  
25 courant de la deuxième file d'une valeur déterminée par le débit de la transmission associée.

2. Procédé de régulation de débit selon la revendication 1, caractérisé en ce qu'il comprend les étapes suivantes :

30 • examiner successivement les emplacements de la première file à une cadence supérieure à la cadence de transmission des cellules ;

• suspendre l'examen de la première file en atteignant un emplacement indiqué par un pointeur de débit (rpctr) qui est

incrémenté par N emplacements à la fois à la cadence de transmission de N cellules ; et

- si un emplacement courant de la deuxième file contient un index, transmettre la cellule correspondante lorsque l'examen de la première file tombe sur un emplacement vide ou que l'examen de la première file est suspendu.

3. Procédé de régulation de débit selon la revendication 1 ou 2, caractérisé en ce que l'examen de la première file est suspendu lorsque le nombre d'index rencontrés dans la première file atteint une limite prédéterminée, l'examen reprenant à l'incréméntation du pointeur de débit.

4. Procédé de régulation de débit selon la revendication 1, caractérisé en ce qu'il comprend les étapes suivantes :

- inscrire dans un emplacement de la première file un index fantôme ; et

- si un emplacement examiné dans la première file contient un index fantôme, libérer l'emplacement et inscrire l'index fantôme dans la première file à une distance aléatoire.

5. Procédé de régulation de débit selon l'une des revendications 1 à 4, caractérisé en ce qu'il comprend les étapes suivantes :

- compter le nombre de transmissions de chaque type correspondant aux index inscrits dans la ou les files ; et
- si le nombre de transmissions d'un type donné atteint une limite prédéterminée, interdire toute création d'une nouvelle transmission de ce type.